



## Pressemitteilung

### Würth Elektronik CBT ermöglicht Leiterplattenentwicklern Zeitersparnis bei der Erstellung von Layouts

[www.we-online.de/pcb](http://www.we-online.de/pcb)

Veröffentlichung honorarfrei  
Belegexemplar erbeten

### Lagenaufbauten per Knopfdruck importieren

08.03.2021  
Seite 1 von 4

**Höhere Effizienz, bessere Qualität, mehr Sicherheit durch Standards: Die Würth Elektronik Circuit Board Technology (CBT) stellt digitale Lagenaufbauten – auch Stackups genannt – für Leiterplatten zur Verfügung. Dadurch können diese „auf Knopfdruck“ in die gebräuchlichsten EDA Softwares importiert werden.**

„Wir bereiten die Standard Lagenaufbauten auf, damit unsere Kunden Fehler vermeiden und ihre Produktivität erhöhen können“, erklärt Andreas Schilpp, Technical Marketing Manager von Würth Elektronik CBT. „Bisher war es zeitintensiv, diese in das Arbeitswerkzeug des Leiterplattendesigners zu übertragen. Hinzu kam die Fehleranfälligkeit, etwa durch Fehlinterpretationen oder durch Ablenkung am Arbeitsplatz.“

#### **Aktualität ist Trumpf**

Kein Wunder, schließlich kann die komplizierte Prozessfolge bei der Herstellung einer Leiterplatte sehr viele Einzelschritte enthalten. Beispiel Starrflexschaltung: Hier sind es weit über 100 Schritte, denn neben IPC-Standards und hersteller-spezifische Designregeln gilt es unter anderem auch vielfältige Variationsmöglichkeiten in der Kombination von starren und flexiblen Materialien zu berücksichtigen. Dank der digitalen Lagenaufbauten stehen diese und ähnliche Daten nun sofort und in der jeweils aktuellen Revision zur Verfügung – und müssen nicht mehr in den Layer-Stack-Manager eingegeben werden. „Durch den Import der Standard Stackups werden typische Fehlerquellen in solchen Prozessschritten künftig vermieden“, freut sich Schilpp.



## Pressemitteilung

### Verschiedenste Formen von Lagenaufbauten verfügbar

Die ersten Standard Stackups für die EDA Tools von Altium und Cadence sind inzwischen auf der CBT-Webseite abrufbar und können importiert werden. Des Weiteren sind sie im Format IPC-2581 für alle nicht direkt im spezifischen Format unterstützten EDA Tools verfügbar. Die Standard Stackups können über eine Importschnittstelle geladen werden. Die Daten enthalten jeweils neben dem Lagenaufbau auch die Materialdaten. Lagenaufbauten für weitere Technologien und EDA Tools – etwa Mentor und Eagle – sind geplant beziehungsweise folgen in Kürze.

[www.we-online.de/pcb](http://www.we-online.de/pcb)

Veröffentlichung honorarfrei  
Belegexemplar erbeten

08.03.2021  
Seite 2 von 4

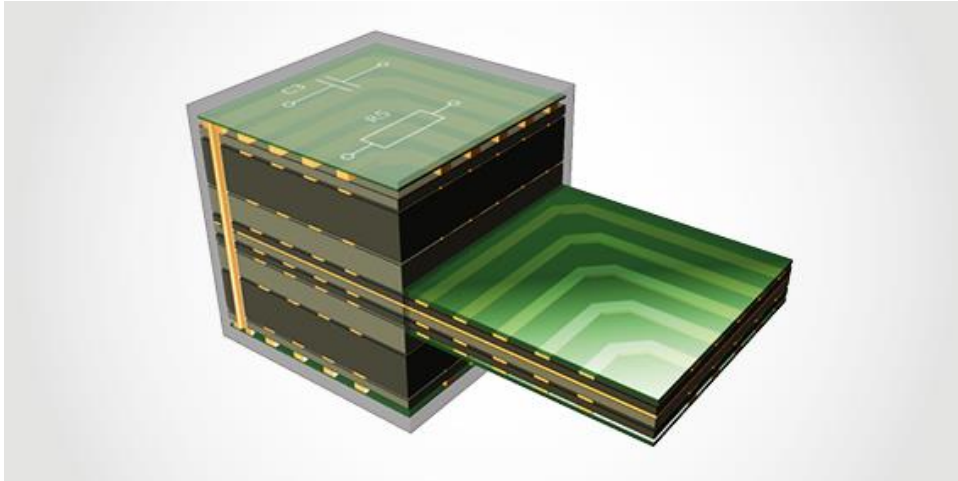
### Digitalisierung in mehreren Schritten

Die Stackups sind Teil der digitalen Standards, welche die CBT in 2021 nach und nach einführt. Diese bestehen aus Lagenaufbauten, Materialdatenbank, Design Rules und Dokumentation. Bisher gab es die entsprechenden Standards nur in Papier-/PDF-Form. Die digitalen Versionen sollen nun dank höherer Datenqualität der PCB-Fabrikationsdaten Rückfragen während des Engineering minimieren – und so die Effizienz in der Leiterplattenproduktion steigern. Dadurch kann wertvolle Zeit eingespart werden und die fertige Leiterplatte früher an den Kunden geliefert werden. Für folgende Softwares und Technologien stehen die Lagenaufbauten auf [www.we-online.de/digitale-stackups](http://www.we-online.de/digitale-stackups) bereits zur Verfügung:

EDA Software / Format	Basic (Multilayer)	Starrflex	HDI	SLIM.flex
Altium Designer	✓	✓	✓	✓
Cadence	✓	✓	Coming soon	Coming soon
IPC-2581 Format	✓	✓	Coming soon	Coming soon

Tabelle 1: Übersicht der verfügbaren digitalen Standard Lagenaufbauten  
(Quelle: Würth Elektronik CBT)

## Pressemitteilung



[www.we-online.de/pcb](http://www.we-online.de/pcb)

Veröffentlichung honorarfrei  
Belegexemplar erbeten

08.03.2021  
Seite 3 von 4

Bild 1: Mithilfe der digitalen Lagenaufbauten lassen sich PCB-Layouts zukünftig schnell und ohne Fehler in den EDA Tools erstellen – hier ein Starrflex-Layout 3Ri-4F-3Ri in Altium Designer 20. (Quelle: Würth Elektronik CBT)



Bild 2: Key Visual Digitale Standards (Quelle: Würth Elektronik CBT)



## Pressemitteilung

### **Über Würth Elektronik Circuit Board Technology (CBT)**

1971 gegründet, ist Würth Elektronik CBT heute Europas führender Leiterplattenhersteller, mit nationalen wie internationalen Vertriebssteams, 1.000 Mitarbeitern, 4.000 Kunden und einem Jahresumsatz im dreistelligen Millionenbereich.

Produziert wird an drei deutschen Standorten sowie mit qualifizierten Partnern in Asien. Ob Basic- oder High-End-Technologien, erfüllt werden kundenspezifische Anforderungen von Prototypen und Mustern über mittlere bis zu großen Serien. Mit der Entwicklung innovativer Produkttechnologien qualifiziert sich das Unternehmen als Vorreiter am Markt.

Die Experten aus den unterschiedlichsten Unternehmensbereichen sorgen für intensive Beratung und Unterstützung, von der ersten Idee bis zum fertigen Produkt und darüber hinaus. Für den Einzelunternehmer wie den Großkonzern versteht sich Würth Elektronik Circuit Board Technology als verlässlicher Partner. Abgerundet wird das umfassende Portfolio durch den [Onlineshop](#), über den Leiterplatten rund um die Uhr bestellt werden können.

*Würth Elektronik. More than you expect!*

Mehr Informationen unter:

[www.we-online.de/pcb](http://www.we-online.de/pcb)

Social Media:

[www.we-online.com/youtube](http://www.we-online.com/youtube)

[www.we-online.com/twitter](http://www.we-online.com/twitter)

[www.we-online.de/facebook](http://www.we-online.de/facebook)

[www.we-online.de/pcb](http://www.we-online.de/pcb)

Veröffentlichung honorarfrei  
Belegexemplar erbeten

08.03.2021  
Seite 4 von 4