



SEMINAR EINLADUNG

am 03.09.2025 in Göttingen

EINLADUNG ZUM KOSTENLOSEN SEMINAR **AM 03.09.2025 IN GÖTTINGEN**

Die Würth Elektronik lädt Sie herzlich zum kostenlosen Seminar am 03.09.2025 in Göttingen ein.

Das Seminar wurde von Ingenieur:innen und Techniker:innen konzipiert und richtet sich an Personen, die an praxisorientierten Inhalten interessiert sind, um Unterstützung bei der Entwicklung fehlerfreier Elektronik und Geräte zu erhalten.

Themenschwerpunkte:

- Auswahl von Gleichtaktdrosseln
- Filtern von AC/DC Netzteilen
- REDCUBE "Hochstromverbindungen"
- Derating bei Steckverbindern
- Design Grundlagen Quarze

Seminarort:

Sartorius Campus | Headquarters
Gebäude 20
Otto-Brenner-Str. 20
37079 Göttingen

Mittwoch, den 03.09.2025 von 9:00 – ca. 15:00 Uhr

Bitte melden Sie sich bis 15.08.2025 an, da die Teilnehmerzahl begrenzt ist.
Die Anmeldung finden Sie hier: www.we-online.com/seminarregistration

Wir würden uns freuen, Sie zu unserem Seminar begrüßen zu dürfen.

Mit freundlichen Grüßen
Würth Elektronik

AGENDA ZUM KOSTENLOSEN SEMINAR AM **03.09.2025 IN GÖTTINGEN**

09:00 Uhr: **Beginn**
ca. 15:00 Uhr: **Ende**

Themen:

Auswahl von Gleichtaktdrosseln

- Anwendungen und Bauformen
- Parasitäre Effekte zw. den Wicklungen
- Messung und Berechnung der Streuinduktivität
- Richtige Auswahl der stromkompensierten Drossel mit Livemessung
- Sättigungseffekte
- vom Klappferrit zur stromkompensierten Drossel

Filtern von AC/DC Netzteilen

- Quellen der Störungen
- Bauteile
- Filterdesign und Dimensionierung
- Messungen von Entstörmaßnahmen

REDCUBE "Hochstromverbindungen"

- Grundlagen PressFit Einpresstechnik
- Mechanische und elektrische Eigenschaften
- Grundlagen SMD und THR REDCUBEs
- Workshop inkl. Kniehebelpresse und Platinen

Derating bei Steckverbindern

- Resultat von zu hohen Temperaturen
- Am häufigsten anwendbare Normen
- Grunderwärmung, Wärmeableitung
- Wie Sie Ihre Applikation temperaturstabil halten
- Stromspitzen durch Anlaufströme

Design Grundlagen Quarze

- Allgemeines
- Design Grundlagen & Design In
- PCB Layout

LAGEPLAN:

