

# CALL FOR PCB DESIGNS



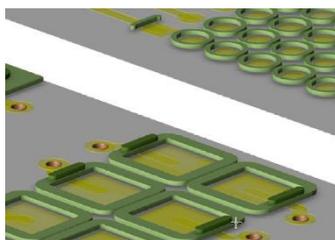
## 12. FED PCB-DESIGNER-TAG 27. Februar 2024 | Würth Elektronik

### Dein Layout live in der Leiterplattenproduktion – übe dich in HDI & DIGITAL.soldermask

1. PCB-Design einreichen bis zum 12. Dezember 2023 (RS274-X, ODB++ oder IPC-2581)
2. PCB-Design live beim Fertigungsrundgang in verschiedenen Prozessen sehen
3. Fertige PCB mitnehmen, bestücken und testen

### Randbedingungen

- Größe maximal 95 mm x 105 mm
- Standard [HDI-Stackup 1-2-1](#)
- Standard [HDI-Design Rules](#)
- Einsatz von additivem Lötstopplack
  - Möglich sind drei Schichtdicken von 15 µm, 30 µm und 45 µm.  
Diese können auch partiell kombiniert werden zu 75 µm und 90 µm
  - Für jede Schicht eine Gerberlage (Doku-Layer, Strukturen manuell erstellt)
  - Ein Beispieldatensatz wird auf Anfrage zur Verfügung gestellt



#### Vorteile: Gezieltes Design für

- Kantenbedeckung
- Spannungsfestigkeit
- Reliefs
- Dynamische Kennzeichnungen
- Hochfrequenz
- Ressourcenschonend

#### Eigenschaften:

- Selektiver Druck von Dämmen
- Druck auf Innenlagen
- Druck in Kavitäten
- Selektives Minimaldesign für Lötstopplack

- Die Designs werden für Fotos, Berichte und Veröffentlichungen genutzt. Keine vertraulichen Designs und Daten einreichen. Teilnehmende erteilen durch die Einreichung das Nutzungsrecht an die Veranstalter FED und Würth Elektronik.

Info für Benutzer von OrCAD / Allegro von Cadence:

FlowCAD stellt für Teilnehmer der Aktion bis zum 31.12.2023 eine kostenlose Trial der FloWare „Digital Soldermask“ zur Verfügung. Einfach eine E-Mail an [marketing@FlowCAD.de](mailto:marketing@FlowCAD.de) mit dem Betreff „Promo Code Würth Digital Soldermask“ senden.